
Fit für den neuen Hochleistungsrechner

Die TU Darmstadt wird am 5. Juni den Hessischen Hochleistungsrechner an der TU Darmstadt einweihen. Ein Teilsystem geht in Kürze in den Testbetrieb. Um Sie als Wissenschaftler/-innen in die Lage zu versetzen, den Hochleistungsrechner effizient zu nutzen, findet vom **8. bis 11. April 2013** ein erster **Workshop „High Performance Computing Hessen“ (HiPerCH)** an der TU Darmstadt statt.

Der Workshop beinhaltet wissenschaftliche Vorträge, eine Einführung in das neue System und eine Vorstellung von Parallelisierungs-Techniken und -Strategien mit der Möglichkeit von Hands-on-Übungen. Er richtet sich an Wissenschaftler/-innen aller hessischen Hochschulen.

Anmeldung: 13. März bis 1. April
Teilnehmerbeitrag: 15 Euro pro Tag, inklusive Mittagessen und Kaffeepausen; 10 Euro für das Abendessen
Mehr unter: www.hhlr.tu-darmstadt.de/hhlr/hiperch

Fit for high performace computing

The TU Darmstadt will inaugurate the new Hessian High-Performance Computer at TU Darmstadt on June 5. An initial test system will be operational shortly. In order to enable scientists to make efficient use of this resource, a first workshop on “High-Performance Computing Hessen” (HiPerCH) will take place at TU Darmstadt. The workshop program contains scientific talks, an introduction to the new system and instruction on techniques and strategies for efficient parallelization as well as hands-on labs. This workshop is open to scientists at the Hessian universities

Registration: March 13 until April 1
Registration fee: 15 Euro per day, including lunch and coffee, 10 Euro for the dinner.

more: www.hhlr.tu-darmstadt.de/hhlr/hiperch

Räume

Vorträge:
TU Darmstadt, Hochschulstraße 1,
Gebäude S1|03, Raum 123

Praktika:
TU Darmstadt, Hochschulstraße 1,
Gebäude S1|03, Poolraum S2

Nächste Bus-/Straßenbahn-Haltestellen:
Schloss
vom Hauptbahnhof mit den Straßenbahnen 2 und 3
sowie den Buslinien F, H, K

Willy-Brandt-Platz
vom Hauptbahnhof mit den Straßenbahnen 3 und 5
sowie der Buslinie K



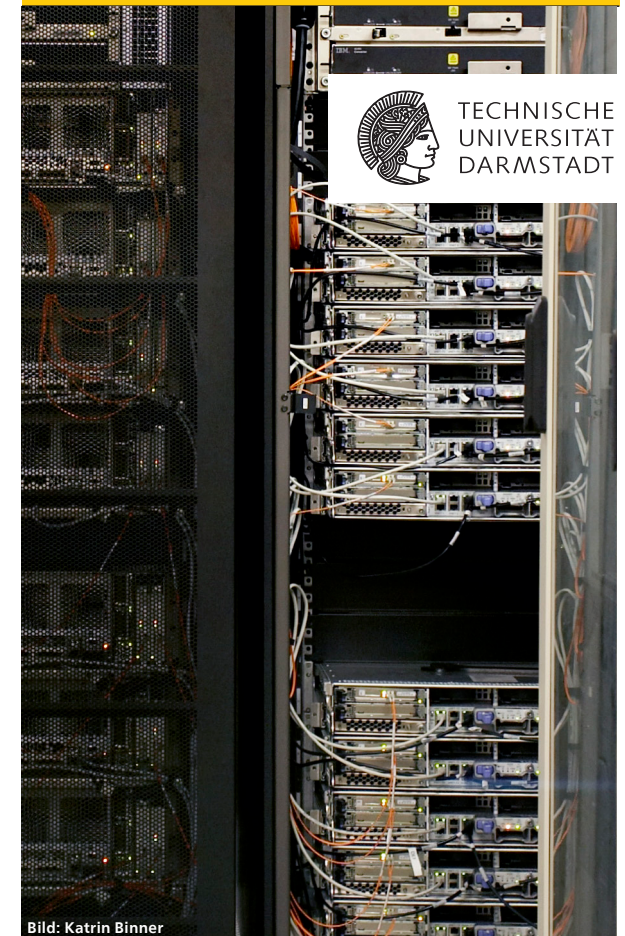
Kontakt

TU Darmstadt, Hochschulrechenzentrum
Mornewegstraße 30, 64293 Darmstadt
E-Mail: veranstaltung@hrz.tu-darmstadt.de,
Betreff: HiPerCH

Stand 5. April 2013

High Performance Computing Hessen (HiPerCH)

8. - 11. April 2013, TU Darmstadt



 TECHNISCHE
UNIVERSITÄT
DARMSTADT

Das Programm

Montag, 8. April 2013

10:30	Welcome, Workshop Overview <i>Prof. Christian Bischof and Dr. Andreas Wolf, TU Darmstadt</i>
11:00	Software in High Performance Computing <i>Prof. Christian Bischof, TU Darmstadt</i>
11:45	Predicting Complex Turbulent Combustion Systems Using Large Eddy Simulation and Flamelet Based Tabulated Chemistry <i>Prof. Johannes Janicka, TU Darmstadt</i>
12:30	lunch break
14:00	System Hardware - TU Environment <i>Karsten Kutzer, IBM Deutschland</i>
14:45	An Intro to HPC Programming: Principles & Terminology <i>Christian Iwainsky, TU Darmstadt</i>
15:30	coffee break
16:00	System Software - TU Environment <i>Dr. Andreas Wolf, TU Darmstadt</i>
17:30	end of first day

Dienstag, 9. April 2013

09:00	Challenges of the Exascale era - and how tools can help <i>Dr. Markus Geimer, Forschungszentrum Jülich</i>
09:45	MPI-Programming for Beginners (Tutorial) <i>Christian Iwainsky, TU Darmstadt</i>
10:30	coffee break

11:00	MPI-Programming Advanced (Tutorial) <i>Dr. Sergey Boldyrev, TU Darmstadt</i>
11:45	Parallelisation Strategies (Tutorial) <i>Dr. Andreas Wolf, TU Darmstadt</i>
12:30	lunch break
14:00	MPI (Lab) <i>Dr. Sergey Boldyrev, TU Darmstadt</i>
15:30	coffee break
16:00	TotalView (Tool) <i>Dr. Sergey Boldyrev, TU Darmstadt</i>
16:45	Vampir (Tool) <i>Christian Iwainsky, TU Darmstadt</i>
19:00	social event / dinner (please register)

Mittwoch, 10. April 2013

09:00	Parallel Adaptive Simulation of Processes from Science and Engineering <i>Prof. Gabriel Wittum, Goethe Universität Frankfurt</i>
09:45	Einführung in die Intel XEON Phi Coprozessoren <i>Dr. Michael Klemm, INTEL</i>
10:30	coffee break
11:00	OpenMP Programming (Tutorial) <i>Christian Terboven, RWTH Aachen University</i>
12:30	lunch break
14:00	OpenMP (Lab) <i>Christian Terboven, RWTH Aachen University</i>

15:30	coffee break
16:00	Intel Cluster Studio (Tool) <i>Michael Burger, TU Darmstadt</i>
16:45	OpenMP and Performance (Tutorial) <i>Christian Terboven, RWTH Aachen</i>
17:30	end of third day

Donnerstag, 11. April 2013

09:00	Matching the Architecture to the Application: Reconfigurable Computing <i>Prof. Andreas Koch, TU Darmstadt</i>
09:45	CUDA GPU Programming I (Tutorial) <i>Prof. Dr.-Ing. Michael Goesele, TU Darmstadt</i>
10:30	coffee break
10:30	CUDA GPU Programming II (Tutorial) <i>Prof. Dr.-Ing. Michael Goesele, TU Darmstadt</i>
11:45	OpenACC GPU Programming (Tutorial) <i>Sandra Wienke, RWTH Aachen</i>
12:30	lunch break
14:00	CUDA+OpenACC (Lab) <i>André Schulz, TU Darmstadt</i> <i>Sandra Wienke, RWTH Aachen University</i>
15:30	coffee break
16:00	Case Study on Productivity and Performance of GPGPUs <i>Sandra Wienke, RWTH Aachen University</i>
16:45	Closing remarks <i>Prof. Christian Bischof and Dr. Andreas Wolf, TU Darmstadt</i>
17:00	end of workshop